

2016-10-31

中大與台灣新思科技 共構物聯網實驗室

文／電機系、溫立安



中央大學校長周景揚（右）與台灣新思科技總經理李明哲（左）簽署合約。溫立安攝

國立中央大學與台灣新思科技（Synopsys）公司於10月7日簽署合約，共同建立「IoT物聯網開發設計實驗室（Advanced ARC® DesignWare® Processors Jointed LAB）」，雙方將攜手打造更多元的學習環境。

台灣新思科技由總經理李明哲代表簽約，並同時贈與中大電機系ARC EM Start Kit實驗平台、相關教材及軟體開發環境，讓學生們能從校園時期即接觸到實用的設計技術，進而培植符合企業所需的高階研發人才，提升台灣整體的研發能量。

中央大學校長周景揚認為，現今科技產業的不斷競爭，教育領域需要同時成長。近年來，中大學生在半導體及軟體設計方面表現愈顯進步，成品也更有水準，參與各大軟體開發大賽、半導體競賽等等皆能獲得大獎。希望藉由台灣新思科技提供的資源，將讓學生擁有更多層次的交流與分享的空間，產業界及學界搭起合作的橋梁，為共同培養半導體專業設計人才共盡心力。

「IoT物聯網應用開發的嵌入式實驗平台」運用簡單的系統，可以讓學生方便使用ARC EM處理器，並能在此平台上進行軟體開發及偵錯，快速驗證開發構想與概念的可行性，提供學生在行動裝置、穿戴式裝置、物聯網及數位家庭的應用開發，強化軟硬體의整合、系統設計與功能性的考量，讓學生在實作課程中體現創意與實用結合的重要性。

台灣新思科技總經理李明哲表示，公司自1991年成立以來，不斷引進先進技術協助產業升級，並積極跟各大校園合作。因此，希望藉由捐贈IoT物聯網教學平台導入中大電機系目前既有課程，協助學生儘早接觸嵌入式系統的相關研究並激發想像力與創意，期許能培育台灣半導體設計軟體人才與台灣IC設計產業一起成長與茁壯。



中央大學與台灣新思科技攜手建立多元的半導體設計實驗室，期許培育國內頂尖的半導體設計軟體人才。溫立安攝